

# ESPECIFICAÇÕES DO EQUIPAMENTO NXN-K35-2X=

Dispositivo para emissao, transmissao e recepcao de dados, cartao interface de rede, Nexus X10 com 2 portas SFP+ SmartNIC (2-canais), KU035 FPGA



Produto	Descrição do Produto
NXN-K35-2X=	Conversor estatico, retificador, de cristal (semicondutor)

## **ESPECIFICAÇÕES DO PN : NXN-K35-2X=**

### **ESPECIFICAÇÕES GERAIS:**

- TIPO DE DISPOSITIVO: PLACA DE INTERFACE DE REDE INTELIGENTE ULTRA-LOW LATENCY (SMARTNIC FPGA)
- LINHA DE PRODUTOS: CISCO NEXUS SMARTNIC X10 PLATFORM (GERAÇÃO ANTERIOR EXABLANK EXANIC X10)
- PORTAS NATIVAS DE DADOS: 2 SLOTS SFP+ PARA CONECTIVIDADE DE ALTA VELOCIDADE
- INTERFACE DE CONEXÃO HOST: BARRAMENTO PCI EXPRESS 3.0 X8 DE PERFIL BAIXO
- PROTOCOLOS DE REDE ADMITIDOS: 10 GIGABIT ETHERNET, GIGABIT ETHERNET E FAST ETHERNET
- PADRÕES DE MÍDIA ADMITIDOS: TRANSMISSÕES ÓPTICAS 10GBASE-SR, 10GBASE-LR E 1000BASE-SX
- LATÊNCIA MÍNIMA DE CONEXÃO: DESEMPENHO MEDIANO DE ATÉ 780 NANOSSEGUNDOS PARA PACOTES RAW DE 64 BYTES
- COMPOSIÇÃO DE HARDWARE INTERNO: CHIPSET PROCESSADOR FPGA XILINX ULTRASCALE XCKU035-2
- RECURSO DE SINALIZAÇÃO DE TIMING: CONECTOR ADICIONAL SMA PARA SINAIS DE ENTRADA E SAÍDA PPS
- RESOLUÇÃO DE TIMESTAMPING INTERNO: REGISTRO DE ENTRADA DE PACOTES COM PRECISÃO DE ATÉ 6.2 NANOSSEGUNDOS
- CAPACIDADE DE MEMÓRIA INTERNA: BUFFER DE TRANSMISSÃO CONFIGURADO COM 128 KIB POR PORTA DE REDE
- SISTEMA DE DIRECIONAMENTO DE FLUXO: SUPORTE A 128 REGRAS DE IP E 64 REGRAS DE ENDEREÇO MAC POR PORTA
- RECURSO DE CAPTURA DE DADOS: GRAVAÇÃO E ARQUIVAMENTO DIRETAMENTE EM DISCO COMPATÍVEL COM LINE-RATE CAPTURE
- TECNOLOGIA DE REDUÇÃO DE TRÁFEGO: ARQUITETURA INTEGRADA DE BRIDGING ENTRE AS PORTAS COM LATÊNCIA MENOR QUE 110NS
- COMPATIBILIDADE DE ARQUITETURA SOFTWARE: COMPATÍVEL COM EXASOCK SOCKET ACCELERATION E BIBLIOTECAS LIBEXANIC
- SISTEMAS OPERACIONAIS HOMOLOGADOS: LINUX X86\_64 EM TODAS AS DISTRIBUIÇÕES E PLATAFORMAS MICROSOFT WINDOWS

- FORM FACTOR DE EXPANSÃO: PLUG-IN CARD TIPO LOW-PROFILE COMPATÍVEL COM SERVIDORES PADRÃO

#### **POTÊNCIA:**

- [CONSUMO EM WATTS] MENOR QUE 25W (CONSUMO MÁXIMO PADRÃO DO SLOT PCIE; VARIA COM A COMPLEXIDADE LÓGICA APLICADA AO FPGA)
- [VOLTAGEM] 12V DC E 3.3V DC (ALIMENTAÇÃO EXTRAÍDA DIRETAMENTE ATRAVÉS DO BARRAMENTO INTERNO DO SLOT PCIE DA PLACA-MÃE DO HOST)

#### **DIMENSÕES:**

- 06,80CM (A) X 11,70CM (L) X 01,80CM (P)

#### **AMBIENTE:**

- [TEMPERATURA DE OPERAÇÃO] 0 °C A 55 °C
- [TEMPERATURA DE ARMAZENAGEM] -40 °C A 70 °C
- [UMIDADE OPERACIONAL] 5% A 90% (SEM CONDENSAÇÃO)

#### **SEGURANÇA:**

- CE MARKING, ROHS, WEEE, IEC 60950-1, IEC 62368-1

#### **EMC (PADRÕES):**

- FCC CFR 47 PART 15 CLASS A, ICES-003 CLASS A, EN 55022 CLASS A, CISPR 22 CLASS A, VCCI CLASS A, KN 55022, EN 55024, KN 55024