



REPÚBLICA FEDERATIVA DO BRASIL
Ministério do Desenvolvimento, Indústria, Comércio e Serviços
Instituto Nacional da Propriedade Industrial
Diretoria de Patentes, Programas de Computador e Topografias de Circuitos Integrados

Certificado de Registro de Topografia de Circuito Integrado

Processo nº: BR 60 2026 000003-2

O Instituto Nacional da Propriedade Industrial expede o presente certificado de registro de topografia de circuito integrado, válido por 10 anos a partir da data de 02/03/2026, em conformidade com o art. 35 da Lei 11.484, de 31 de maio de 2007.

Título: MODULADOR ÓPTICO PAM-4 EM FOTÔNICA INTEGRADA DE SILÍCIO.

Data da primeira exploração: NÃO INFORMADA OU INEXISTENTE

Data de depósito: 02/03/2026

Titular(es): UNIVERSIDADE FEDERAL DE CAMPINA GRANDE – PB.

Expedido em: 10/03/2026



ALEXANDRE DANTAS RODRIGUES

Diretor de Patentes, Programas de Computador
e Topografias de Circuitos Integrados