



REPÚBLICA FEDERATIVA DO BRASIL  
Ministério do Desenvolvimento, Indústria, Comércio e Serviços  
Instituto Nacional da Propriedade Industrial  
Diretoria de Patentes, Programas de Computador e Topografias de Circuitos Integrados

## Certificado de Registro de Topografia de Circuito Integrado

Processo nº: **BR 60 2024 000003-7**

O Instituto Nacional da Propriedade Industrial expede o presente certificado de registro de topografia de circuito integrado, válido por 10 anos a partir da data de 10/04/2024, em conformidade com o art. 35 da Lei 11.484, de 31 de maio de 2007.

Título: MODEM MULTIMODO INTEGRADO EM PROCESSO CMOS DE 130 NANÔMETROS

Data da primeira exploração: NÃO INFORMADA OU INEXISTENTE

Data de depósito: 10/04/2024

Titular(es): UNIVERSIDADE FEDERAL RURAL DO SEMI-ARIDO - UFERSA

Expedido em: 16/04/2024



**ALEXANDRE GOMES CIANCIO**  
Diretor Substituto de Patentes, Programas de Computador  
e Topografias de Circuitos Integrados