



REPÚBLICA FEDERATIVA DO BRASIL  
Ministério do Desenvolvimento, Indústria, Comércio e Serviços  
Instituto Nacional da Propriedade Industrial  
Diretoria de Patentes, Programas de Computador e Topografias de Circuitos Integrados

## **Certificado de Registro de Topografia de Circuito Integrado**

**Processo nº: BR 60 2026 000006-7**

O Instituto Nacional da Propriedade Industrial expede o presente certificado de registro de topografia de circuito integrado, válido por 10 anos a partir da data de 28/04/2026, em conformidade com o art. 35 da Lei 11.484, de 31 de maio de 2007.

Título: AMPLIFICADOR DE POTÊNCIA DE DOIS ESTÁGIOS E TRÊS MODOS COM ALINHAMENTO DE GANHO ENTRE MODOS PARA 6,7 GHZ, IMPLEMENTADO EM TECNOLOGIA CMOS DE 65NM.

Data da primeira exploração: NÃO INFORMADA OU INEXISTENTE

Data de depósito: 28/04/2026

Titular(es): FAVERO GUILHERME SANTOS LTDA., FÁVERO GUILHERME SANTOS.

Expedido em: 05/05/2026



**GISELA APARECIDA SILVA NOGUEIRA**

Diretora de Patentes, Programas de Computador e Topografias de Circuitos Integrados em exercício