



REPÚBLICA FEDERATIVA DO BRASIL

Ministério da Economia

Instituto Nacional da Propriedade Industrial

Diretoria de Patentes, Programas de Computador e Topografias de Circuitos Integrados

**Certificado de Registro de Topografia de Circuito Integrado**

Processo nº: **BR 60 2019 000001-2**

O Instituto Nacional da Propriedade Industrial expede o presente certificado de registro de topografia de circuito integrado, válido por 10 anos a partir da data de 28/01/2019, em conformidade com o art. 35 da Lei 11.484, de 31 de maio de 2007.

Título: CONJUNTO DE PORTAS LÓGICAS PARA ÁLGEBRA MULTINÍVEL

Data da primeira exploração: NÃO INFORMADA OU INEXISTENTE

Data de depósito: 28/01/2019

Titular(es): FUNDAÇÃO UNIVERSIDADE FEDERAL DE MATO GROSSO DO SUL., CNPJ: \*\*.461.510/0001-\*\*,  
Nacionalidade: Brasileira, Domicílio: Avenida Costa e Silva, S/N, Universitário – Campo Grande/MS - Brasil

Expedido em: 28/05/2019



**Liane Elizabeth Caldeira Lage**  
Diretora de Patentes, Programas de Computador  
e Topografias de Circuitos Integrados